

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
17. Oktober 2002 (17.10.2002)

PCT

(10) Internationale Veröffentlichungsnummer  
**WO 02/082248 A2**

- (51) Internationale Patentklassifikation<sup>7</sup>: **G06F 1/32** (72) Erfinder; und  
 (21) Internationales Aktenzeichen: PCT/DE02/00821 (75) Erfinder/Anmelder (nur für US): WEDER, Uwe  
 [DE/DE]; Im Bäckerfeld 23a, 84072 Au (DE). SEDLAK,  
 Holger [DE/DE]; Neumünster 10a, 85658 Egmating (DE).
- (22) Internationales Anmeldeatum:  
 7. März 2002 (07.03.2002) (74) Anwalt: EPPING, HERMANN & FISCHER; Ridlerstr.  
 (25) Einreichungssprache: Deutsch 55, 80339 München (DE).
- (26) Veröffentlichungssprache: Deutsch (81) Bestimmungsstaaten (national): JP, KR, US.
- (30) Angaben zur Priorität:  
 101 16 871.3 4. April 2001 (04.04.2001) DE (84) Bestimmungsstaaten (regional): europäisches Patent (AT,  
 St-Martin-Str. 53, 81669 München (DE). DE, FR, GB, IT).
- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE];  
 St-Martin-Str. 53, 81669 München (DE). Veröffentlicht:  
 — ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

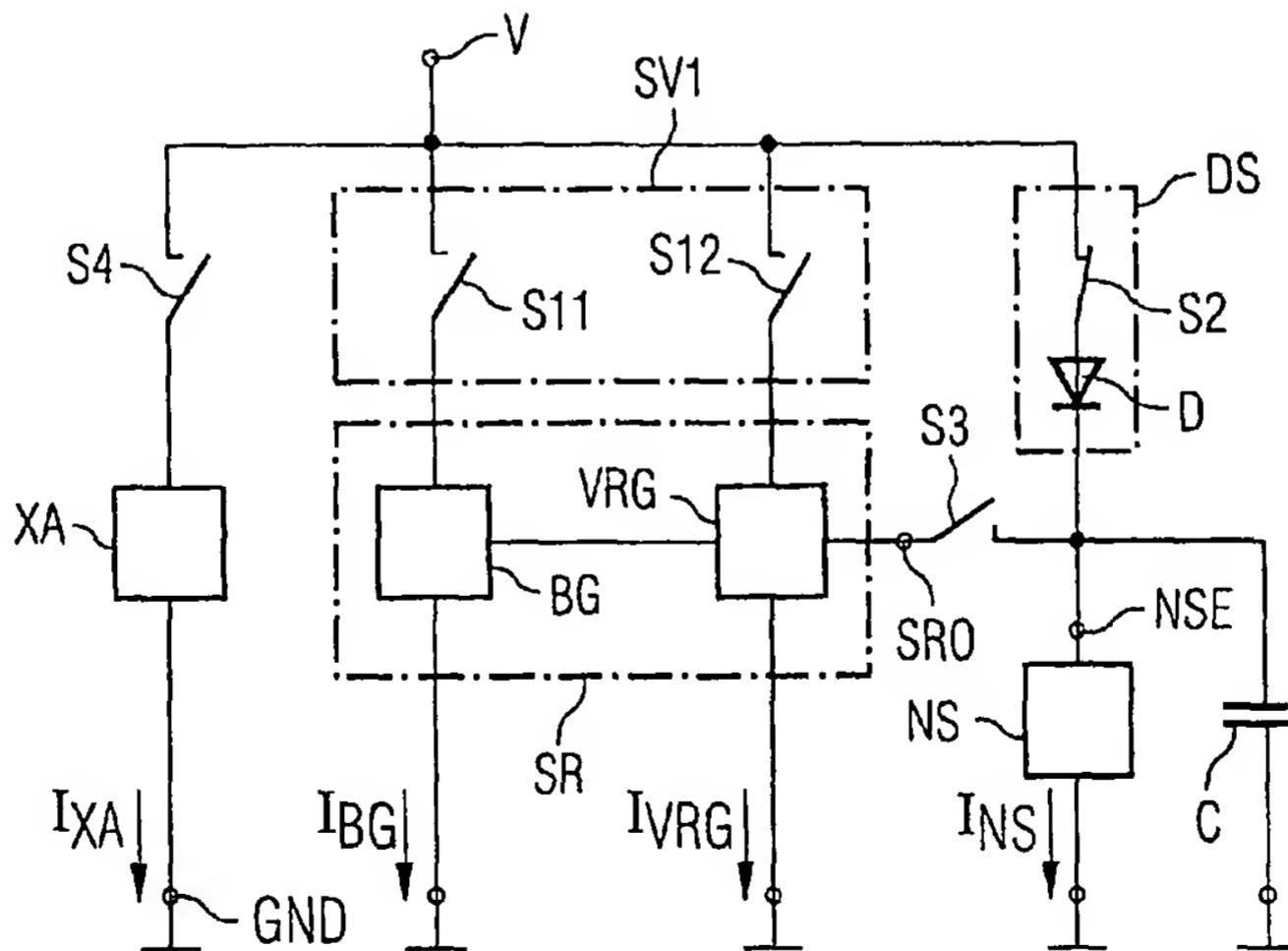
[Fortsetzung auf der nächsten Seite]

(54) Title: INTEGRATED CIRCUIT WITH LOW ENERGY CONSUMPTION IN A POWER SAVING MODE

(54) Bezeichnung: INTEGRIERTE SCHALTUNG MIT GERINGEM ENERGIEVERBRAUCH IN EINEM STROMSPARMODUS



**WO 02/082248 A2**



(57) Abstract: The invention relates to an integrated circuit comprising at least one voltage regulator, which is connected between a supply potential terminal and a reference potential terminal. The integrated circuit also has at least one useful circuit, which contains a memory and/or logic unit, whose supply potential input is coupled to the output of the voltage regulator. According to the invention, the voltage regulator can be switched off by a first switching device in a power saving mode. The supply potential input of the useful circuit is then connected to the supply potential terminal via a diode circuit.

[Fortsetzung auf der nächsten Seite]



*Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.*

---

**(57) Zusammenfassung:** Die Erfindung schlägt eine integrierte Schaltung mit zumindest einem zwischen einem Versorgungspotential-Anschluß und einem Bezugspotentialanschluß verschalteten Spannungsregler vor, die weiterhin zumindest eine Speicher und/oder Logik enthaltende Nutzschaltung aufweist, deren Versorgungspotential-Eingang mit einem Ausgang des Spannungsreglers gekoppelt ist. Erfindungsgemäß ist in einem Stromsparmodus der Spannungsregler über eine erste Schaltvorrichtung abschaltbar. Der Versorgungspotential-Eingang der Nutzschaltung wird dann über eine Diodenschaltung mit dem Versorgungspotential-Anschluß verbunden.

Integrierte Schaltung mit geringem Energieverbrauch in einem Stromsparmodus

- Die Erfindung betrifft eine integrierte Schaltung mit einem zwischen einem Versorgungspotentialanschluß und einem Bezugspotentialanschluß verschalteten Spannungsregler und mit zu mindest einer Speicher und/oder Logik enthaltenden Nutzschaltung, deren Versorgungspotential-Eingang mit einem Ausgang des Spannungsreglers gekoppelt ist.
- Derartige integrierte Schaltungen können in einen Stromsparmodus gebracht werden. Dabei wird ein externer Takt angehalten, wodurch die Stromaufnahme im Stromsparmodus ausschließlich durch Querströme in der integrierten Schaltung bestimmt ist.
- Es gibt daneben auch integrierte Schaltungen, bei denen der externe Takt weiterläuft. Dieser wird für eine I/O-Kommunikation benötigt. Die Stromaufnahme im Stromsparmodus wird maßgeblich durch die Querströme in der integrierten Schaltung bestimmt. In beiden Fällen wird die CPU angehalten.
- Häufig weisen die integrierten Schaltungen unterschiedliche interne, von der Versorgungsspannung unterschiedliche Spannungsniveaus zur Versorgung verschiedener Nutzschaltungen auf. Zur Erzeugung der erforderlichen Spannungsniveaus enthält die integrierte Schaltung wenigstens einen Spannungsregler, der unabhängig vom gewählten Betriebsmodus - Stromsparmodus oder Normalbetrieb - eine stabile interne Spannung generiert und diese Spannung den Nutzschaltungen zuführt. Die Spannungsregler, die meist eine Spannungsreglerschaltung und eine Spannungsreferenzschaltung beinhalten, sind als Analogschaltungen aufgebaut und erfordern deshalb sowohl im Normalbetrieb als auch im Stromsparmodus einen Querstrom, der u. a. den Energieverbrauch der integrierten Schaltung bestimmt.

Zur Ansteuerung der Spannungsreglerschaltung oder Spannungsreglerschaltungen ist die Spannungsreferenzschaltung erforderlich, die üblicherweise als Bandgap ausgeführt ist. Auch diese Spannungsreferenzschaltungen benötigen im Stromsparmodus einen Querstrom.

Manche integrierte Schaltungen weisen darüber hinaus Spannungssensoren auf, die ebenfalls durch Analogelemente gebildet sind und somit auch im Stromsparmodus Querströme nach sich ziehen.

Je nach Ausführung der integrierten Schaltung kann somit die Summe an Querströmen, im Stromsparmodus relativ hoch sein. Dies ist vor allem ein Nachteil bei batteriegetriebenen Geräten. Bei manchen dieser batteriebetriebenen Geräte existieren Spezifikationen, die den maximalen Querstrom im Stromsparmodus festlegen. Im Falle von Mobilfunktelefonen liegt diese Grenze bei  $100 \mu\text{A}$ .

Ausgehend von einer derartigen Spezifikation werden dann die Bauelemente der integrierten Schaltung dimensioniert. In einer Variante werden die Bauelemente derart dimensioniert, daß der Querstrom der Spannungsreglerschaltung im Normalbetrieb identisch zum Querstrom im Stromsparmodus ist. Die vom Stromsparmodus ausgehende Stromlimitierung begrenzt somit jedoch die Regelkonstante im Normalbetrieb. In einer anderen Variante ist der Querstrom der Spannungsreglerschaltung im Normalbetrieb größer als im Stromsparmodus. Diese an sich vorteilhafte Variante erfordert jedoch eine aufwendige Umschaltung des Spannungsreglers mit einer negativen Beeinflussung seines dynamischen Verhaltens.

Die Aufgabe der Erfindung besteht deshalb darin, eine gattungsgemäße integrierte Schaltung anzugeben, die in einem Stromsparmodus einen geringeren Energieverbrauch aufweist.

Diese Aufgabe wird mit den Merkmalen des Anspruches 1 gelöst.  
Vorteilhafte Ausgestaltungen der erfindungsgemäßen integrierten Schaltung ergeben sich aus den abhängigen Ansprüchen.

- 5 Die der Erfindung zugrundeliegende Problematik besteht darin,  
daß die in der integrierten Schaltung enthaltene Nutzschaltung  
üblicherweise auch in dem Stromsparmodus mit einer aus-  
reichenden Spannung an ihrem Versorgungspotential - Eingang  
beauftragt werden muß. Im Stand der Technik wird dies durch  
10 den Querstrom benötigenden Spannungsregler sichergestellt.

Erfindungsgemäß ist jetzt vorgesehen, daß in einem Stromspar-  
modus der Spannungsregler über eine erste Schaltvorrichtung  
abschaltbar ist und der Versorgungspotential-Eingang der  
15 Nutzschaltung über eine Diodenschaltung mit dem Versorgungs-  
potentialanschluß der integrierten Schaltung verbindbar ist.  
Dieses Vorgehen stellt sicher, daß keinerlei statischer Quer-  
strom im Stromsparmodus durch den Spannungsregler fließt. Die  
Nutzschaltung hingegen erhält über die Diodenschaltung eine  
20 ausreichende Spannung, um die darin gespeicherten Daten wäh-  
rend des Stromsparmodus nicht zu verlieren. Hierdurch ergibt  
sich ein drastisch geringerer Energieverbrauch im Stromspar-  
modus. Folglich erhöht sich die Betriebsbereitschaft bei ei-  
nem batteriebetriebenen Gerät.

25 Die Schaltvorrichtung ist vorzugsweise zwischen dem Versor-  
gungspotentialanschluß der integrierten Schaltung und dem  
Spannungsregler vorgesehen.

- 30 In einer vorteilhaften Ausgestaltung der Erfindung ist der  
Versorgungspotential-Eingang der Nutzschaltung über einen  
Schalter mit dem Ausgang des Spannungsreglers verbunden.  
Hierdurch ist sichergestellt, daß dem Spannungsregler auch  
über die Diodenschaltung kein Strom zugeführt wird, so daß  
35 kein Querstrom mehr auftreten kann.

- Der Versorgungspotential-Eingang der Nutzschaltung ist mit einem Ladungsspeicher (Gatekapazitäten, Source/Drainkapazitäten, Leistungskapazitäten) verbunden. Sollte der Nutzschaltung über die Diodenschaltung keine Spannung 5 mehr zugeführt werden können, so kann diese über den Ladungsspeicher, der vorzugsweise als interne Pufferkapazität ausgeführt ist, der Nutzschaltung zugeführt werden. Der Ladungsspeicher stellt dann den von der Nutzschaltung benötigten Strom bereit. Die mit der Zeit auftretende Entladung des La-10 dungsspeichers kann durch einen einfachen Detektor erkannt werden. Aufgrund der sehr geringen Entladungsgeschwindigkeit ergeben sich an diesen keine hohen Anforderungen bzgl. der Geschwindigkeits- bzw. Genauigkeitsdetektion.
- 15 Die Diodenschaltung besteht in einer ersten Variante aus einer Serienschaltung aus einer Diode und einem Schalter. Dieser einfache Aufbau der Serienschaltung ist ausreichend, wenn die Spannung am Versorgungspotential-Anschluß der integrierten Schaltung im Stromsparmodus nur ein einziges Niveau an-20 nimmt und der Versorgungspotential-Eingang der Nutzschaltung einen zulässigen Wert einnimmt.
- Sofern die Spannung im Versorgungspotential-Anschluß der integrierten Schaltung unterschiedliche Werte annehmen kann, 25 ist es vorteilhaft, wenn die Diodenschaltung eine Serien- schaltung aus einer Diode, einem Schalter und einem Wider- stand aufweist. In Verbindung mit einer Diodenkette, die mit dem Versorgungspotential-Eingang der Nutzschaltung verbunden ist, ist sichergestellt, daß die an diesem Versorgungspotenti-30 al-Eingang anliegende Spannung einen vorgegebenen Maximalwert nicht überschreiten kann. Die dann noch zwischen dem Versor- gungspotential-Eingang der Nutzschaltung und dem Versorgungs- potential-Anschluß der integrierten Schaltung anfallende Spannung wird durch den Widerstand der Diodenschaltung aufge-35 nommen.

Die Diodenkette weist vorzugsweise wenigstens zwei seriell verschaltete Dioden auf, wobei die Anzahl der Dioden durch die am Versorgungspotential-Eingang der Nutzschaltung geforderte Spannung festgelegt ist.

5

Zweckmäßigerweise weist der Spannungsregler eine Spannungsregelschaltung und eine mit dieser verbundene Spannungsreferenzschaltung auf, wobei die Spannungsreferenzschaltung der Spannungsreglerschaltung ein genau definiertes Reglersignal 10 zuführt.

Vorzugsweise weist die Schaltvorrichtung zumindest zwei Schalter auf, die den gleichen Schaltzustand (offen/geschlossen) aufweisen, wobei jeweils einer der Schaltung 15 der Spannungsreferenzschaltung und der Spannungsreglerschaltung zugeordnet ist.

Die integrierte Schaltung weist in einer weiteren Ausgestaltung weiterhin zumindest eine mit dem Versorgungspotential- 20 Anschluß gekoppelte und mit dem Bezugspotential gekoppelte Analogschaltung auf, die in einem Stromsparmodus über einen Schalter abschaltbar ist.

Besonders vorteilhaft ist es, wenn der bzw. die der bzw. den 25 Analogschaltung zugeordnete Schalter Teil der Schaltvorrichtung sind.

Die Schaltvorrichtung kann auch aus einem einzigen Schalter bestehen, der mit der Spannungsreferenz-, der Spannungsreg- 30 lerschaltung und der bzw. den Analogschaltungen verbunden ist. In diesem Fall wird lediglich ein einziger Schalter benutzt, um sämtliche Schaltungen in einem Stromsparmodus von der Versorgungsspannung zu trennen.

35 Die Erfindung und deren Vorteile wird anhand der nachfolgenden Figuren näher erläutert. Es zeigen:

Figur 1 eine integrierte Schaltungsanordnung, wie sie aus dem Stand der Technik bekannt ist,

5 Figur 2 ein erstes Ausführungsbeispiel der erfindungsgemäßigen integrierten Schaltung und

Figur 3 ein zweites Ausführungsbeispiel der erfindungsgemäßigen integrierten Schaltung.

10 In den nachfolgenden Figuren sind gleiche Bezugszeichen für gleiche Merkmale verwendet.

Die Figur 1 zeigt eine aus dem Stand der Technik bekannte integrierte Schaltung. Zwischen einem Versorgungspotential-Anschluß V und einem Bezugspotential-Anschluß GND liegen ein Spannungsregler SR sowie beispielhaft eine Analogschaltung XA. Der Spannungsregler SR besteht aus einer Spannungsreglerschaltung VRG und einer Spannungsreferenzschaltung BG, die beide zwischen dem Versorgungspotential-Anschluß V und dem Bezugspotentialanschluß GND verschalten sind. Weiterhin besteht eine Verbindung zwischen der Spannungsreferenzschaltung und der Spannungsreglerschaltung, mit der der letzteren ein konstantes Regelsignal zugeführt wird. Auch wenn jede der genannten Schaltungskomponenten mit einem separaten Bezugspotentialanschluß GND verbunden ist, so liegen diese alle auf dem gleichen Bezugspotential.

Ein Ausgang des Spannungsreglers SR ist mit einem Eingang NSE einer Nutzschaltung NS verbunden. Diese ist ebenfalls mit dem Bezugspotentialanschluß GND verbunden. Ein Ladungsspeicher C, der beispielsweise als interne Pufferkapazität ausgebildet sein kann, ist mit dem Knotenpunkt des Eingangs NSE und des Ausgangs SRO des Spannungsreglers SR verbunden. Obwohl in der Figur 1 nur eine Nutzschaltung dargestellt ist, kann die dargestellte integrierte Schaltung auch eine Mehrzahl an derartigen Nutzschaltungen aufweisen.

Da sämtliche Komponenten des Spannungsreglers SR sowie der Analogschaltung XA aus analogen Bauelementen bestehen, fließt auch im Stromsparmodus ein jeweiliger Querstrom  $I_{XA}$ ,  $I_{BG}$  und  $I_{VRG}$ .

- 5 Mit jedem zusätzlichen Spannungsregler SR und jeder zusätzlichen Analogschaltung XA erhöht sich die Summe an Querströmen im Stromsparmodus. Hierdurch ist bei batteriebetriebenen Anwendungsbereichen ein Entladen der Batterie bzw. des Akkumulators in sehr kurzer Zeit möglich.

10

- Die Figur 2 zeigt ein erstes Ausführungsbeispiel der erfundungsgemäßen integrierten Schaltung, die keinerlei statischen Querstrom im Stromsparmodus aufweist. Erfundungsgemäß liegt zwischen dem Spannungsregler SR und dem Versorgungspotential-Anschluß V eine Schaltvorrichtung SV1. Die Schaltvorrichtung SV1 weist einen Schalter S11 und einen weiteren Schalter S12 auf. Der Schalter S11 ist zwischen dem Versorgungspotential-Anschluß V und der Spannungsreferenzschaltung BG verschalten, während der Schalter S12 zwischen dem Versorgungspotential-Anschluß V und der Spannungsreglerschaltung VRG verschalten ist. Es wäre auch denkbar, daß die Schaltvorrichtung 1 nur einen einzigen Schalter aufweist, der dann sowohl mit der Spannungsreglerschaltung als auch der Spannungsreferenzschaltung verbunden ist. Weitere Querstrom-verursachende Leitungselemente sind ebenfalls über einen Schalter mit dem Versorgungspotential-Anschluß V verbunden. Im vorliegenden Ausführungsbeispiel ist lediglich eine Analogschaltung XA dargestellt. Selbstverständlich könnte die integrierte Schaltung auch eine Vielzahl derartiger Analogschaltungen XA aufweisen, wobei dann jede dieser Schaltungen über einen Schalter mit dem Versorgungspotential-Anschluß V verbunden wäre.

- Weiterhin ist eine Diodenschaltung DS vorgesehen, die zwischen dem Versorgungspotential-Anschluß V und dem Eingang NSE der Nutzschaltung NS liegt. Die Diodenschaltung besteht in der Figur 2 aus der Serienschaltung einer Diode und einem

Schalter S2. Der Kathodenanschluß der Diode ist dabei mit dem Eingang NSE der Nutzschaltung NS verbunden.

Darüber hinaus ist ein weiterer Schalter S3 vorgesehen, der 5 zwischen dem Ausgang SRO des Spannungsreglers SR und dem Eingang NSE der Nutzschaltung NS geschalten ist.

Die Schalter der Schaltvorrichtung SV1 sowie die Schalter S3 10 und S4 weisen grundsätzlich die gleiche Schalterstellung auf, während der Schalter S2 der Diodenschaltung einen hierzu komplementären Schaltzustand einnimmt. Dies bedeutet, ist der Schalter S2 geschlossen, so sind die übrigen Schalter S11, S12, S3, S4 geöffnet und umgekehrt.

15 Beim Umschalten der integrierten Schaltung in einen Stromsparmodus werden die Schalter S11, S12, S3, S4 geöffnet, während der Schalter S2 geschlossen wird. Hierdurch wird jeglicher Querstrom  $I_{XA}$ ,  $I_{BG}$ ,  $I_{VRG}$  durch den Spannungsregler SR sowie die Analogschaltung XA unterbunden. Da die in der Nutzschaltung gespeicherten Informationen im Stromsparmodus lediglich gehalten werden müssen, ist eine Stabilisierung auf 20 einen konstanten Spannungswert am Eingang NSE der Nutzschaltung nicht erforderlich. Aus diesem Grund ist es ausreichend, eine einfache Diode zwischen den Eingang NSE und den Versorgungspotential-Anschluß V zu schalten.

Die Erfindung weist weiterhin den Vorteil auf, daß das Abschalten des Spannungsreglers im Stromsparmodus die Möglichkeit eröffnet, die Dimensionierung der Bauelemente auf den 30 Normalbetriebszustand auszurichten, wodurch keine Kompromisse bzgl. des Stromsparmodus eingegangen werden müssen. Insbesondere können die dynamischen Regeleigenschaften im Normalbetrieb verbessert werden.

35 Die in Figur 2 gezeigte erfindungsgemäße integrierte Schaltung ist insbesondere geeignet, wenn der Stromsparmodus lediglich ein einziges Spannungsniveau aufweist. Die in Figur 3

gezeigte zweite Ausführungsvariante der Erfindung ist dagegen auch für unterschiedliche Spannungsniveaus am Versorgungspotential-Anschluß V geeignet.

- 5 Gegenüber dem ersten Ausführungsbeispiel unterscheidet sich die zweite Variante durch eine Diodenschaltung DS, die eine Serienschaltung aus einer Diode D, einem Widerstand R und einem Schalter S2 aufweist. Darüber hinaus ist eine Diodenkette DK vorgesehen, die zwischen dem Eingang NSE der Nutzschaltung  
10 NS und dem Bezugspotential-Anschluß GND geschalten ist. Hierbei ist eine Anode einer Diode DK1 mit dem Versorgungspotential-Eingang NSE verbunden. Der Kathodenanschluß einer Diode DKn ist mit dem Bezugspotential-Anschluß GND verbunden. Die Anzahl der seriell verschalteten Dioden ist durch die am Versorgungspotential-Eingang NSE der Nutzschaltung geforderte  
15 Spannung festgelegt.

Im übrigen unterscheidet sich das zweite Ausführungsbeispiel nach Figur 3 nicht von dem der Figur 2.

- 20 Unabhängig von der am Versorgungspotential-Anschluß V anliegenden Spannung, sorgt die Diodenkette DK für eine gleichbleibende Spannung am Versorgungspotential-Eingang NSE der Nutzschaltung NS. Eine darüber hinaus anfallende Spannung  
25 wird durch die Diode D der Diodenschaltung DS und den Widerstand R aufgenommen.

- Auch ein schnelles Absenken der Versorgungsspannung am Versorgungspotential-Anschluß V führt aufgrund der Diodenschaltung zu keiner Reduzierung der an dem Versorgungspotential-Eingang anliegenden Spannung.  
30

- Für den Fall, daß die externe Spannung so weit abgesenkt wird, daß über die Diodenschaltung kein Nachladen des (notwendigen) Leckstromes der Nutzschaltung NS erfolgen kann, so entlädt dieser Leckstrom  $I_{NS}$  den Ladungsspeicher C. Diese sehr langsame Entladung des Ladungsspeichers C könnte bei-

spielsweise durch einen einfachen Detektor erkannt werden.  
Beim Unterschreiten einer vorgegebenen Spannungsschwelle könnte dieser einen Reset der Nutzschaltung auslösen.

- 5 Bei dem eingangs angesprochenen Stromsparmodus, bei dem der externe Takt weiterläuft, wird der benötigte Strom über die Diodenschaltung zur Verfügung gestellt.

## Bezugszeichenliste

	V	Versorgungspotential-Anschluß
	GND	Bezugspotentialanschluß
5	SR	Spannungsregler
	SRO	Spannungsregler-Ausgang
	VRG	Spannungsregler-Schaltung
	BG	Spannungsreferenzschaltung
	NS	integrierte Schaltung
10	NSE	Versorgungspotential-Eingang
	C	Ladungsspeicher
	XA	Analogschaltung
	SV1	Schaltvorrichtung
	S2	Schalter
15	S3	Schalter
	S4	Schalter
	S11	Schalter
	S22	Schalter
	DS	Diodenschaltung
20	D	Diode
	R	Widerstand
	DK	Diodenkette
	DK1	Diode
	DKn	Diode

**Patentansprüche**

1. Integrierte Schaltung mit
  - zumindest einem zwischen einem Versorgungspotential-Anschluß (V) und einem Bezugspotentialanschluß (GND) verschalteten Spannungsregler (SR),
  - zumindest einer Speicher und/oder Logik enthaltenden Nutzschaltung (NS), deren Versorgungspotential-Eingang (NSE) mit einem Ausgang (SRO) des Spannungsreglers (SR)  
10 gekoppelt ist,  
dadurch gekennzeichnet, daß  
in einem Stromsparmodus
    - der Spannungsregler (SR) über eine erste Schaltvorrichtung (SV1) abschaltbar ist und
    - der Versorgungspotential-Eingang (NSE) der Nutzschaltung (NS) über eine Diodenschaltung (DS) mit dem Versorgungspotential-Anschluß (V) verbindbar ist.
2. Integrierte Schaltung nach Anspruch 1,  
20 dadurch gekennzeichnet, daß  
die Schaltvorrichtung (SV1) zwischen dem Versorgungspotential-Anschluß (V) und dem Spannungsregler (SR) vorgesehen ist.
3. Integrierte Schaltung nach Anspruch 1 oder 2,  
25 dadurch gekennzeichnet, daß  
der Versorgungspotential-Eingang (NSE) über einen Schalter (S3) mit dem Ausgang (SRO) des Spannungsreglers verbunden ist.
- 30 4. Integrierte Schaltung nach einem der vorhergehenden Ansprüche,  
dadurch gekennzeichnet, daß  
der Versorgungspotential-Eingang (NSE) der Nutzschaltung (NS) mit einem Ladungsspeicher (C) verbunden ist.  
35
5. Integrierte Schaltung nach einem der vorhergehenden Ansprüche,

d a d u r c h g e k e n n z e i c h n e t, daß die Diodenschaltung (DS) eine Serienschaltung aus einer Diode (D) und einem Schalter (S2) aufweist.

- 5    6. Integrierte Schaltung nach einem der Ansprüche 1 bis 4, dadurch gekennzeichnet, daß die Diodenschaltung (DS) eine Serienschaltung aus einer Diode (D), einem Schalter (S2) und einem Widerstand (R) aufweist.
- 10    7. Integrierte Schaltung nach Anspruch 6, dadurch gekennzeichnet, daß der Versorgungspotential-Eingang (NSE) der Nutzschaltung (NS) mit einer Diodenkette (DK) verbunden ist.
- 15    8. Integrierte Schaltung nach Anspruch 7, dadurch gekennzeichnet, daß die Diodenkette (DK) wenigstens zwei seriell verschaltete Dioden aufweist, wobei die Anzahl der Dioden durch die am Versorgungspotential-Eingang (NSE) der Nutzschaltung (NS) geforderte Spannung festgelegt ist.
- 20    9. Integrierte Schaltung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß der Spannungsregler (SR) eine Spannungsreglerschaltung (VRG) und eine mit dieser verbundene Spannungsreferenzschaltung (BG) aufweist, wobei die Spannungsreferenzschaltung (BG) der Spannungsreglerschaltung (VRG) ein genau definiertes Regelsignal zuführt.
- 25    10. Integrierte Schaltung nach Anspruch 9, dadurch gekennzeichnet, daß die Schaltvorrichtung zumindest zwei Schalter (S11, S12) aufweist, die den gleichen Schaltzustand (offen/geschlossen) aufweisen, wobei jeweils einer der Schalter (S11, S12) der Spannungsreferenzschaltung (BG) und der Spannungsreglerschaltung (VRG) zugeordnet ist.

11. Integrierte Schaltung nach einem der vorhergehenden Ansprüche,  
dadurch gekennzeichnet, daß

5 die integrierte Schaltung zumindest eine mit dem Versorgungspotential-Anschluß (V) gekoppelte und mit dem Bezugspotential-Anschluß (GND) gekoppelte Analogschaltung (XA) aufweist,  
die in einem Stromsparmodus über einen Schalter (S4) abschaltbar ist.

10

12. Integrierte Schaltung nach Anspruch 11,  
dadurch gekennzeichnet, daß  
der bzw. die der bzw. den Analogschaltungen (XA) zugeordneten Schalter Teil der Schaltvorrichtung (SV1) sind.

15

13. Integrierte Schaltung nach einem der vorhergehenden Ansprüche,  
dadurch gekennzeichnet, daß  
die Schaltungsanordnung (SV1) aus einem einzigen Schalter besteht, der mit der Spannungsreferenz (BG) der Spannungsreglerschaltung (VRG) und der bzw. den Analogschaltungen (XA) verbunden ist.

25

30

1/2

FIG 1

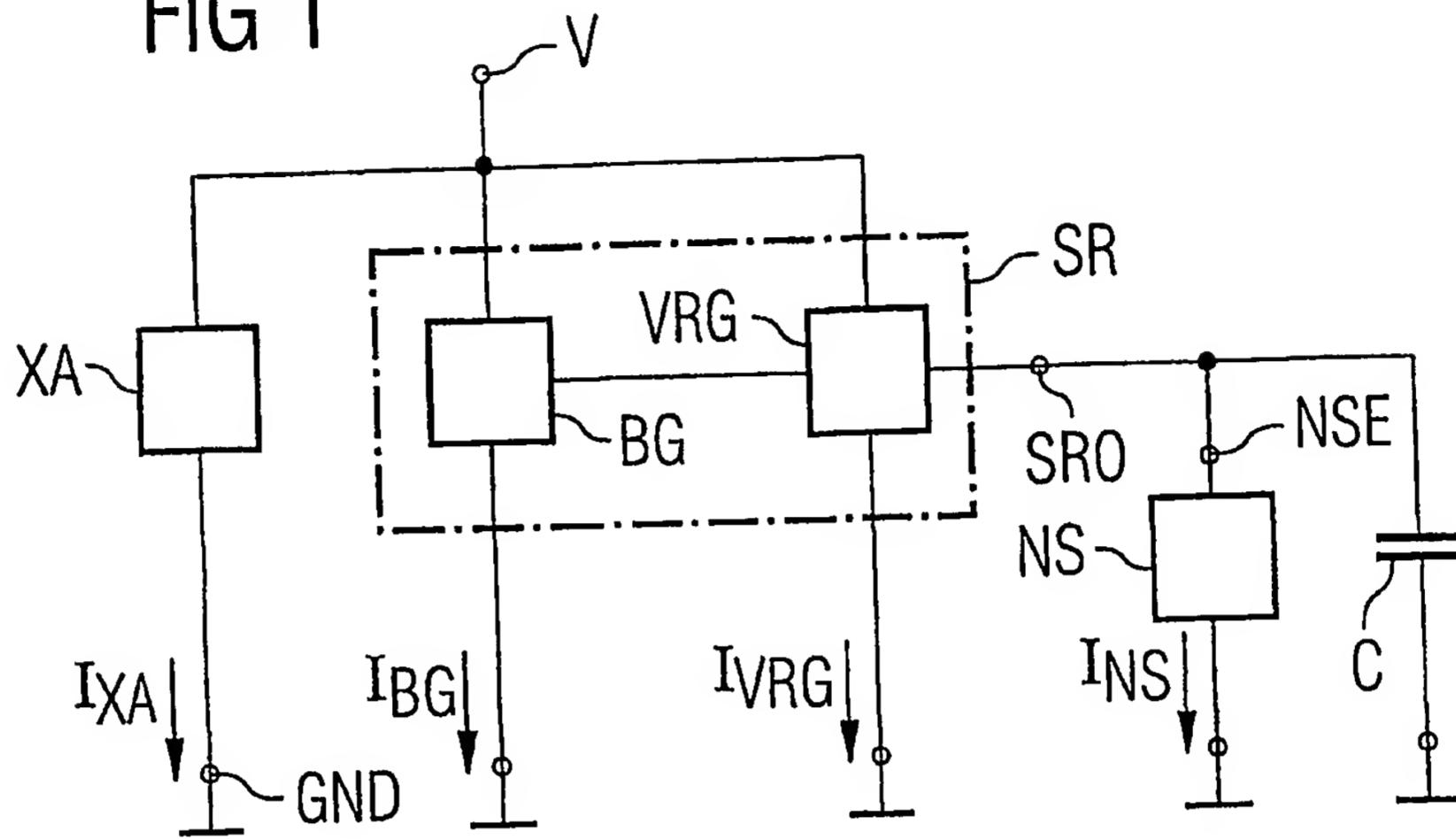
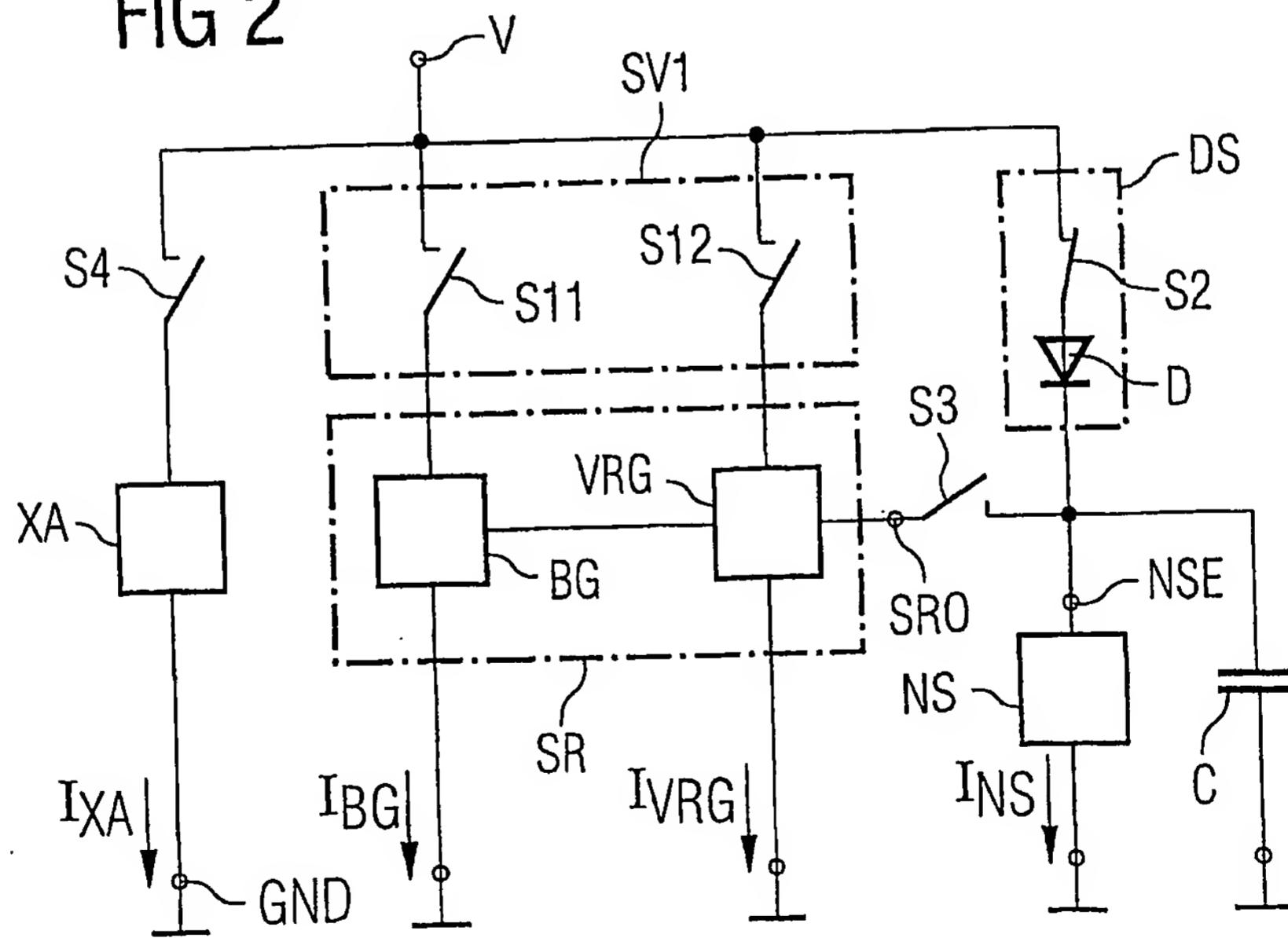


FIG 2



2/2

FIG 3

